

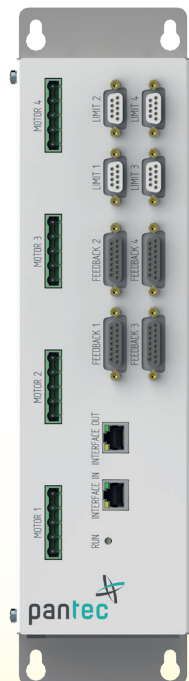
SMART MULTIACHS SERVO-DRIVE

Dynamics-Reihe

Ansteuerung und Konfigurierbarkeit von
Synchronmotoren, Linearmotoren,
Torquemotoren

Präzision, Gleichlaufgüte,
synchronisiertes Fahrverhalten

Add-Ons
Servo-Board, Feedbackvarianten, IO's



Kompakte Bauform

Inkrementalgeber
Digital Hall-Geber

Parametriersoftware
Reglereinstellungen, Tuning

Ultra-fast FPGA Core

Der Pantec Smart Multiachs Servo-Drive der Dynamics-Reihe bietet höchste Performance für unterschiedlichste Anwendungen. Kern des Drive ist ein Hochleistungs-FPGA, der bis zu acht Motoren mit einer Reglerfrequenz von max. 200 kHz und einer Positionsauflösung von 32 Bit simultan regelt.

Flexibilität bietet der Drive mittels einfach integrierbarer Add-On Module.

Technische Daten

· Servo-Board	4 Motoren bis zu 300 VDC 5 A
· Logik-Board	Ultraschneller FPGA Kern
· Motortypen	Brushless, DC Brush, Linearmotor, 2/3 Phasen Schrittmotor
· Gebersysteme	Inkrementalgeber, Digital Hall-Geber
· Reglerfrequenz	Max. 200 kHz
· Positionsauflösung	32 Bit
· Safety	Notstopp STO SIL3
· Bus	EtherCAT Slave (Updaterate bis 125 µs)
· Limits	Positiv / negativ Limit, Referenzschalter pro Achse
· Temperatur	Analoger Temperatureingang

Add-Ons

Servo-Board	8 Motoren bis zu 300 VDC 5 A 6 / 8 Motoren - 100 VDC 10 A
Feedbackvarianten	Resolver SinCos Endat
Joystickinterface	✓
Bremsensteuerung	24 VDC
IO Interface	16 Digital Inputs 24 VDC 16 Digital Outputs 24 VDC 8 Analoge Eingänge ± 10 VDC 8 Analoge Ausgänge ± 10 VDC
Customized Features	✓

